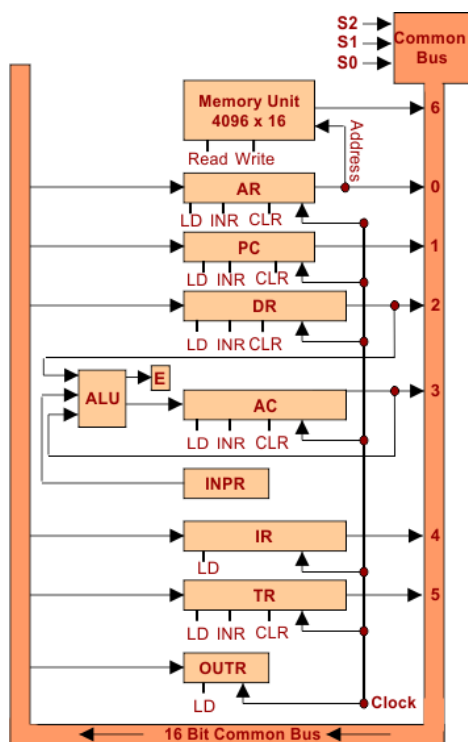


بسمه تعالی

درس سیستم‌های دیجیتال ۲

پروژه شماره ۱

یک گذرگاه مشترک برای کامپیوتر پایه طراحی نموده که توانایی انتقال اطلاعات بین ثبات های AR، PC، TR، DR، AC، IR و حافظه را داشته باشد. این گذرگاه را مطابق توضیحات موجود در فصل چهارم کتاب (اسلاید شماره ۲) به کمک تعدادی مالتی پلکسر پیاده‌سازی نمایید. ساختار این گذرگاه باید مطابق ساختار گذرگاه طراحی شده برای کامپیوتر مانو در فصل ۵ کتاب (اسلاید شماره ۳) باشد. همچنین برای پیاده‌سازی این گذرگاه از نرم افزار MAX PLUS II استفاده شود.

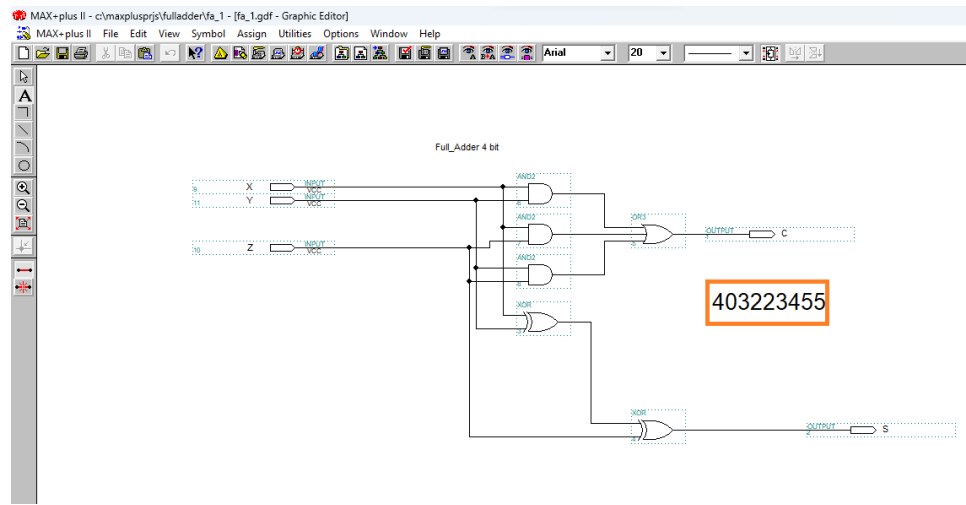


فایل ارسالی: فایل ارسالی باید شامل یک فایل گزارش و یک پوشه شامل محتویات شبیه سازی ساختار گذرگاه مشترک باشد.

فایل گزارش: در فایل گزارش توضیحات مربوط به طراحی گذرگاه (شامل محاسبات مربوط به مالتی پلکسرها، چیدمان آن‌ها و تعداد و ... و چگونگی طراحی ساختار) به طور کامل بیان شود. همچنین تصویر هریک از بلوک‌های

طراحی شده و شمای کلی چیدمان ساختار در نرم افزار max plus و ورودی/خروجی ها ساختار و توضیح آنها نیز ارائه شود. همچنین یک مثال شبیه سازی شده از عملکرد ساختار نیز توضیح داده شود.

پوشه محتویات شبیه سازی ساختار گذرگاه مشترک: شامل تمامی محتویات شبیه سازی از جمله فایل های gdf و scf باشد. در فایل gdf در صفحه اصلی شبیه سازی شماره دانشجویی به صورت یک متن نمایش داده شود.



فایل های پروژه نهایتا تا ساعت ۲۳ روز پنجشنبه ۱۴۰۳/۰۹/۰۸ به ایمیل razeghizade@gmail.com ارسال نمایید. فایل گزارش و پوشه محتویات شبیه سازی را در یک پوشه قرار داده، زیپ نموده و ارسال فرمایید. نام فایل zip ارسالی به نام دانشجو باشد.

توجه: به هرگونه ارسال بعد از این تاریخ نمره ای تعلق نخواهد گرفت.